



institut de microtechnique
université de neuchâtel

ATTESTATION

Nous attestons que

Monsieur Pascal GEISER

a participé au cours

Introduction au VHDL

Initiation par la programmation sur FPGA

Introduction aux *flows* industriels pour Circuits Intégrés

Ce cours sur trois journées, les 13, 14 et 16 avril 2004, a été organisé par le Laboratoire d'Electronique et de Traitement du Signal (LETS), dans le cadre de la formation continue mise à la disposition des collaborateurs de l'Institut de Microtechnique de l'Université de Neuchâtel.

Responsable du cours:

Christian ROBERT

Responsable du LETS:

Professeur Pierre-André FARINE

Neuchâtel, le 27.08.04

